

Студијски програм: Машинско инжењерство			
Назив предмета: Архитектура рачунарских система			
Наставник: Радуловић Јасна, Тарановић Драган, Пеулић Александар			
Статус предмета: Обавезни предмет модула			
Број ЕСПБ: 6			
Услов:			
Циљ предмета Упознавање са архитектуром и организацијом рачунарског система. Обучавање студената за програмирање микроконтролера.			
Исход предмета Детаљно упознавање структуре и функције главних делова рачунарског система: процесора, меморијског система, спрежног система, улазно/излазног система. Упознавање архитектуре микроконтролера и савладавање програмирања на асемблерском језику микроконтролера.			
Садржај предмета <i>Теоријска настава</i> Бројни системи и кодови; Елементи прекидачке алгебре; Основи дигиталне електронике; Структура рачунарских система; Подаци и инструкције; Структура процесора; Меморија; Организација У/И система; Магистрала; Рачунарске мреже. <i>Практична настава</i> Упознавање архитектуре микроконтролера и савладавање програмирање на асемблерском језику микроконтролера.			
Литература 1. Предавања др Јасне Радуловић у електронском облику. 2. Станковић, С., Лаковић Р., <i>Електроника</i> , Електротехнички факултет, Подгорица, 1999. Допунска литература 1. Patterson, D., Hennessy, J., <i>Computer Organisation and Design</i> , Morgan Kaufmann Publishers Inc., San Francisco, California, USA, 1996. 2. Stallings, NJ., <i>Computer Organisation and Arhitecture</i> , Prentice Hall, Englewood Cliffs, New Jersey, USA, 1996.			
Број часова активне наставе		Теоријска настава: 3	Практична настава: 2
Методе извођења наставе Предавања, аудиторне вежбе, лабораторијске вежбе.			
Оцена знања (максимални број поена 100)			
Предиспитне обавезе	поена	Завршни испит	поена
активност у току предавања	5	усмени испит	30
практична настава	10		
колоквијум-и	30		
семинарски рад	25		